

**Du 5 juin au 8 juin 2012**

# APPEL À COMMUNICATION

**Lieu : Village Club Belambra,**

Seignosse « Les Tuquets »

Formule résidentielle

## Thèmes des sessions plénières

- La contrefaçon
- Interconnexions : report et packaging
- Analyse de défaillance des VLSI : nouvelles techniques
- Technologies et mécanismes de défaillance des composants de puissance
- Défiabilisation des composants en utilisation
- Nouveaux objets - nouveaux défis

## Thèmes des micro-ateliers

- Interconnexions, report et packaging
- Analyse et caractérisation physique des VLSI & composants III-V
- Localisation et caractérisation électrique de défauts dans les VLSI & composants III-V

*Vous êtes intéressé pour communiquer sur l'un de ces thèmes, faire partager votre expérience, sous forme de présentation orale de 15 minutes et 5 minutes de questions, vous êtes invité à contacter directement les animateurs de sessions ou micro-ateliers mentionnés sur la plaquette de présentation :*  
<http://www.anadef.org/les-ateliers/programme.html>

Merci d'envoyer, **avant le 29 février 2012**, un résumé d'une demi page A4 sous format Word (ou équivalent) avec les références suivantes :

- **Nom du conférencier, téléphone, e-mail**
- **Son affiliation**
- **Auteurs associés**
- **Titre de la communication**
- **Session / micro-atelier souhaité**

A l'attention de :

**Nathalie Labat** IMS Bordeaux [nathalie.labat@ims-bordeaux.fr](mailto:nathalie.labat@ims-bordeaux.fr)

Copie à :

**Jean-Claude Hubert** ANADEF - France [jcmad.hubert@wanadoo.fr](mailto:jcmad.hubert@wanadoo.fr)

**Jean-Marie Chopin** ANADEF - France [jeanmarie.chopin@wanadoo.fr](mailto:jeanmarie.chopin@wanadoo.fr)

### Format des communications : présentation Power Point ou équivalent

Les papiers présentés à l'atelier 2012 seront inclus dans un CD-ROM remis à l'ensemble des participants. Les animateurs des sessions peuvent être contactés pour plus de précisions (coordonnées sur la plaquette).